



УТВЕРЖДЕНО
Правлением Союза
(Протокол №17 от 19.12.2017 г.)

ОДОБРЕНО
Решением Экспертного совета
при Союзе «Агентство развития
профессиональных сообществ
и рабочих кадров
«Молодые профессионалы
(Ворлдскиллс Россия)»
(Протокол № 43/12 от 15.12.2017 г.)

**ОЦЕНОЧНЫЕ МАТЕРИАЛЫ
ДЛЯ ДЕМОНСТРАЦИОННОГО ЭКЗАМЕНА
ПО СТАНДАРТАМ ВОРЛДСКИЛЛС РОССИЯ
ПО КОМПЕТЕНЦИИ
«ЭЛЕКТРОНИКА»**



**3. КОМПЛЕКТ ОЦЕНОЧНОЙ ДОКУМЕНТАЦИИ № 3
ДЛЯ ДЕМОНСТРАЦИОННОГО ЭКЗАМЕНА
ПО СТАНДАРТАМ ВОРЛДСКИЛЛС РОССИЯ
ПО КОМПЕТЕНЦИИ
«ЭЛЕКТРОНИКА»**

3.1 Паспорт комплекта оценочной документации

КОД по компетенции «Электроника» разработан в целях организации и проведения демонстрационного экзамена по стандартам Ворлдскиллс Россия.

Перечень знаний, умений, навыков в соответствии со Спецификацией стандарта компетенции «Электроника», проверяемый в рамках комплекта оценочной документации.

Раздел спецификации стандарта компетенции	
1	<p>Организация и управление работой</p> <p>Специалист должен знать и понимать:</p> <ul style="list-style-type: none"> • Творческий подход к проектированию схем, разводке печатных плат и программированию; • Критичность мышления при проектировании схем и печатных плат, выявлении неисправностей и программировании; • Честность и добросовестность; • Самомотивация; • Решение проблем; • Эффективная работа в стрессовых ситуациях; • Законодательство в области охраны труда и техники безопасности; • Лучшие практики в отношении компетенций; • Важность непрерывного личного совершенствования; <p>Корпоративная культура и методы работы компании, а также возможные различия, определяемые национальными практиками.</p> <p>Специалист должен уметь:</p> <ul style="list-style-type: none"> • Профессионально выполнять рабочие функции, взаимодействуя со средой и другими сотрудниками; • Работать с отдельными коллегами и в команде — как на месте, так и удаленно; • Делиться идеями с командами и заказчиками; • Заботиться о личной и коллективной безопасности на рабочем месте; • Предпринимать соответствующие профилактические меры для минимизации возможности аварийных ситуаций и их последствий; • Активно действовать в направлении непрерывного профессионального совершенствования; • Развивать практику эффективного ведения документации, обеспечивая возможность оперативного контроля для будущего усовершенствования и технического обслуживания, а также выполнения требований международных стандартов; • Знать и понимать международные символы, схемы и языки, используемые в международных стандартах других учреждений; приобретать экономически эффективные компоненты и испытательное оборудование, соответствующие техническим условиям; • Составлять письменные отчеты и записывать данные по способам проведения испытаний, лабораторному оборудованию и техническим условиям, содействуя инженерному персоналу; • Эффективно общаться с клиентами; • Обучать других людей использованию установок; • Быть в курсе последних изменений в области технологии; • Профессионально действовать на площадке заказчика; • Организовывать регистрацию данных для реализации политики технического сопровождения; <p>Заключать договоры на техническое обслуживание, когда это необходимо.</p>

Практическое применение электроники

Специалист должен знать и понимать:

- Различные специализированные направления в области электроники в рамках конкретных отраслей промышленности;
- Общепринятые и международные стандартные символы отраслей промышленности;
- Общепринятые единицы измерения расстояния (мили и мм);
- Деловую среду заказчика;
- Материалы и инструменты электронной промышленности для обычного обслуживания, установки и ремонта (Спецификации компонентов электронной схемы);
- Аналоговые и цифровые схемы и схемы датчиков;
- Технологии переменного и постоянного тока;
- Мощность;
- Провода и кабели;
- Соединители;
- Индикаторы;
- Проектирование схем;
- Анализ электрических цепей, электронных схем, цифровых логических схем и схем датчиков;
- Индуктивное и емкостное сопротивление;
- Характеристики зарядки и разрядки конденсатора и индуктора;
- Выбор конденсатора и его пригодность для применения;
- Пассивные и активные фильтры;
- Генераторы (емкостно-резистивные, кристаллические, системой фазовой автоподстройки частоты);
- Многоступенчатые схемы;
- Основные схемы усилителей (усилители постоянного и переменного тока, усилители мощности);
- Основные схемы операционных усилителей;
- Практические рекомендации в отношении операционных усилителей ПИД-регулирование и системы автоматического регулирования;
- Генераторы и формирователи импульсов;
- Генераторы синусоидального напряжения: Резистивно-емкостный, кварцевый, индуктивно-емкостные генераторы; мостовой генератор Вина, фазовый генератор;
- Формирователь импульсов: Триггер Шмитта, дифференциатор и интегратор;
- Гонка фронтов;
- Таблицы истинности, временные диаграммы, карты Карно, алгебру логики, комбинационную логику, области применения комбинационной логики;
- Системы счисления;
- Свойства базовых логических элементов И, ИЛИ, НЕ, НЕ-И, НЕ-ИЛИ, ИСКЛЮЧАЮЩЕЕ ИЛИ ИСКЛЮЧАЮЩЕЕ НЕ-ИЛИ;
- Процедуры замены базовых логических элементов НЕ-И или НЕ-ИЛИ другими логическими элементами;
- Методы создания цифровых логических схем для выполнения

конкретных операций;

- Составление уравнений/функций цифровой логики на базе заданных схем;
- Характеристики измерения стандартных отраслевых параметров, характеризующих форму волны Комбинационные и последовательностные логические схемы;
- Способы экранирования ЭМП;

Лучшие практики снятия электростатического заряда.

Специалист должен уметь:

- Идентифицировать и анализировать принципы, подходящие для решения задач;
- Применять познавательные навыки в соответствии с решаемой задачей;
- Использовать компьютер в качестве инструмента для:
 - проектирования схем, разводки печатной платы и моделирования;
 - программирования встроенных устройств;
 - испытаний и измерений компонентов, а также работы схем в соответствии с заданными техническими условиями;
 - управления печатными платами и производственным оборудованием.
- Создавать линии связи, обычно используемые во встроенных системах;
- Устанавливать связи микропроцессорных управляющих устройств (MCU) с внешними устройствами посредством интерфейсов;
- Читать и понимать рабочие чертежи, электросхемы, принципиальные схемы, технические руководства и правила технической эксплуатации;

Устанавливать оборудование, компоненты, узлы, обновления или вводить в эксплуатацию отремонтированное оборудование.

3	<p>Проектирование прототипов аппаратных средств</p> <p>Специалист должен знать и понимать:</p> <ul style="list-style-type: none"> • Практическое применение принципов электроники; • Специализированное ПО (проектирование печатных плат); • Проектирование, отвечающее целевому назначению; <p>Процесс доведения проекта до практической реализации.</p> <p>Специалист должен уметь:</p> <ul style="list-style-type: none"> • Рассчитывать и выбирать параметры компонентов, отвечающие целевому назначению; • Реализовывать принципы теплоотвода; • Проектировать модификации для заданных базовых электронных блоков; • Проектировать схемы, соответствующие спецификации и отвечающие целевому назначению; • Использовать программное обеспечение для моделирования схем для проверки соответствия конструкций схем целевому назначению. Обсуждать и понимать технические задания на проектирование и технические условия; • Чертить принципиальные схемы, используя ввод описания схемы и программное обеспечение для разводки печатной платы; • Использовать возможности трехмерной визуализации программного обеспечения для разводки печатной платы; • Делать разводку печатной платы с использованием лучших отраслевых практик; • Вырабатывать данные по изготовлению печатной платы, отвечающие целевому назначению; • Проводить сборку компонентов на печатных платах для создания функциональных схем; • Проводить испытания прототипов и, при необходимости, их отладку; <p>Осуществлять доработку и устранять ошибки проектирования в соответствии с отраслевыми стандартами.</p>
----------	---

6	<p>Сборка</p> <p>Специалист должен знать и понимать:</p> <ul style="list-style-type: none"> • Соответствующие отраслевые стандарты; • Практическое применение принципов электроники; • Целевое назначение и функциональные возможности компонентов, необходимые для выполнения поставленных задач; • Типовые инструменты, используемые при сборке электроники; • Приемы и методы безопасной работы; • Приемы и методы безопасной работы с электростатическим разрядом; <p>Как выполнять, сохранять и выводить на печать точные измерения динамических совместно используемых объектов (DSO).</p> <p>Специалист должен уметь:</p> <ul style="list-style-type: none"> • Определять, собирать и использовать электромеханические детали; • Определять и собирать обычные датчики. Проводить сборку механических деталей для формирования рабочих блоков; • Выполнять разводку и формирование кабельных жгутов; • Определять, собирать и использовать различные типы деталей и детали компонентов для поверхностного монтажа; • Выполнять работу с соблюдением установленной последовательности операций и выдерживанием допусков; • Выполнять пайку компонентов, используя бессвинцовый припой для обеспечения соответствия требованиям отраслевых стандартов; <p>Проводить установку, испытания и калибровку завершенной сборки в соответствии с техническими условиями клиентов.</p>
----------	--

2. Обобщенная оценочная ведомость

В данном разделе определяются критерии оценки и количество начисляемых баллов (субъективные и объективные)

Общее количество баллов задания/модуля по всем критериям оценки составляет 50.

Раздел	Критерий	Оценки		
		Субъективная (если это применимо)	Объективная	Общая
A1	Schematic	-	15	15
A2	PCB	-	15	15
A3	Assembly	-	10	10
A4	Functionality	-	10	10
Итого =			50	50

3. Количество экспертов, участвующих в оценке выполнения задания

3.1. Минимальное количество экспертов, участвующих в оценке демонстрационного экзамена по стандартам Ворлдскиллс Россия по компетенции «Электроника» - 3 чел.

3.2. Дополнительное количество экспертов не рассчитывается исходя из количества участников демонстрационного экзамена.

4. Список оборудования и материалов, запрещенных на площадке (при наличии)

Запрещено использовать любые инструменты и расходные материалы, не указанные в утвержденном инфраструктурном листе.

Инфраструктурный лист для КОД № 3 – приложение № 3.

3.2 Образец задания для демонстрационного экзамена



ЗАДАНИЕ ДЛЯ ДЕМОНСТРАЦИОННОГО ЭКЗАМЕНА ПО СТАНДАРТАМ ВОРЛДСКИЛЛС РОССИЯ ПО КОМПЕТЕНЦИИ «ЭЛЕКТРОНИКА»

Задание включает в себя следующие разделы:

1. Формы участия
2. Модули задания и необходимое время
3. Критерии оценки

Количество часов на выполнение задания: 8 ч.

1. Форма участия

Индивидуальная.

2. Модули задания и необходимое время

Модули и время сведены в таблице 1

Таблица 1.

№ п/п	Наименование модуля	Максимальный балл	Время на выполнение
1	Проектирование аппаратного обеспечения	50	8 часов

Модули с описанием работ

Модуль 1 Проектирования аппаратного обеспечения

Данный модуль состоит из 3 этапов.

Время выполнения этапа 1 - 2 часа.

Время выполнения этапа 2 – 3,5 часа.

Время выполнения этапа 3 – 2,5 часа.

Общее время выполнения – 8 часов.

На этапе 1 экзаменуемый должен спроектировать пять функциональных блоков в составе электрической схемы задания. Для выполнения этой части задания предусмотрены специальные контрольные листы. Заполнение контрольных листов производится только ручкой. Пометки, выполненные карандашом, не засчитываются. На контрольных листах необходимо дополнить недостающие цепи и компоненты электрической схемы согласно заданию, указать номиналы всех элементов схемы, а также при необходимости привести требуемые вычисления. Все записи в контрольных листах должны быть читаемыми и однозначно интерпретироваться, следует использовать общепринятые наименования и обозначения. Эксперты, выполняющие проверку, не должны догадываться о

том, что хотел показать экзаменуемый. По истечению первого часа экзаменуемый может сдать экспертам контрольные листы, получить эталонную схему и библиотеку компонентов, и использовать оставшееся время для переноса эталонной схемы в САПР печатных плат. Другие действия с САПР в это время не допускаются.

На этапе 2 экзаменуемый получит исходный эскизный проект. Данный эскиз схемы будет использоваться экзаменуемым для изготовления односторонней печатной платы (РСВ). Экзаменуемый должен подготовить производственную документацию: файлы в формате Gerber, файлы сверления, файлы в формате pdf, спецификации материалов (ВОМ) и т.п. согласно заданию. Экзаменуемому будет предоставлена библиотека компонентов, содержащая схематические обозначения и проекции оснований, необходимые для завершения печатной платы, кроме одного компонента. Ожидается, что экзаменуемый создаст схематическое обозначение и футпринт для недостающего компонента.

На этапе 3 проводятся сборка и испытания прототипа печатной платы. Для платы будет использоваться технология поверхностного монтажа (SMD) и монтажа в отверстия (PTH). Экзаменуемому должны быть предоставлены все компоненты (с дополнительными деталями), необходимые для сборки прототипа и эталонная печатная плата. Монтаж должен производиться по стандарту IPC-610.

На все комплексные компоненты будет предоставлена документация.

Правила проектирования печатной платы будут предоставлены в задание.

Печатные платы должны быть изготовлены и предоставлены на экзамене.

Проектирование аппаратного обеспечения может включать в себя

аналоговую и цифровую схемотехнику, микроконтроллеры или сочетание таких компонентов.

Если экзаменуемый не завершил выполнение трассировки печатной платы, то аспекты, оценивающие функциональность прототипа, будут уменьшены в два раза.

3. Критерии оценки

В данном разделе определены критерии оценки и количество начисляемых баллов (субъективные и объективные) в Таблице 2.

Общее количество баллов задания/модуля по всем критериям оценки составляет 50.

Таблица 2.

Раздел	Критерий	Оценки		
		Субъективная (если это применимо)	Объективная	Общая
A1	Schematic	-	15	15
A2	PCB	-	15	15
A3	Assembly	-	10	10
A4	Functionality	-	10	10
Итого		-	50	50

Объективные аспекты оценивания работы участника:

Правильность выполнения электрической схемы;

Правильность выполнения расчетов;

Корректность переноса электрической схемы в САПР печатных плат;

Выполнение компонентов для библиотеки;

Диаметр переходного отверстия для перемычек согласно заданию;

Размеры платы соответствуют заданию;

Отсутствие перемычек под компонентами. Только вертикальные и горизонтальные перемычки;

Минимальная толщина дорожек и минимальные зазоры соответствуют заданию;

Компоновка элементов печатной платы соответствует заданию;

Длина перемычек;

Количество перемычек;
Параметры крепёжных отверстий соответствуют заданию;
Разводка платы завершена. (нет неразведённых цепей и отсутствуют компоненты вне платы);
Дифференциация ширин дорожек;
Использована полярная система координат;
Развязывающие конденсаторы размещены корректно;
Качество пайки планарных и выводных компонентов;
Формовка и обрезка выводов;
Качество установки компонентов;
Функциональность макета соответствует заданию.

3.3 План проведения демонстрационного экзамена по стандартам Ворлдскиллс Россия

План работы участников и экспертов день С-1

	ВРЕМЯ	МЕРОПРИЯТИЕ
С -1	9:00 – 9:30	Регистрация участников
	9:30 – 10:00	Инструктаж по ТБ и ОТ
	10:00 – 11:00	Ознакомление участников с экзаменационной документацией
	11:00 – 13:00	Ознакомление участников с рабочими местами, тестирование оборудования
	13:00 – 14:00	Обед
	14:00 – 17:00	Брифинг экспертов

План работы участников и экспертов день С 1:

	ВРЕМЯ	МЕРОПРИЯТИЕ
С1	8:00 – 8:30	Брифинг участников
	8:30 – 8:45	Подготовка рабочих мест к выполнению модуля А1.
	8:45 – 10:45	Выполнение задания по модулю А1
	10:45 – 11:00	Сбор экспертами результатов работы участников. Подготовка рабочих мест к выполнению модуля А2.
	11:00 – 12:00	Обед
	12:00 – 15:30	Выполнение задания по модулю А2
	15:30 – 15:45	Сбор экспертами результатов работы участников. Подготовка рабочих мест к выполнению модуля А3.
	15:45 – 17:45	Выполнение задания по модулю А3
	17:45 – 15:45	Сбор экспертами результатов работы участников.

*Если на экзамене работа участников проходит в две смены, расписание на вторую смену составляется по аналогии, включая перерыв на обед 1 час.

План проведения демонстрационного экзамена корректируется главным экспертом площадки проведения демонстрационного экзамена в зависимости от времени, выделенного на площадке проведения демонстрационного экзамена, количества участников и рабочих

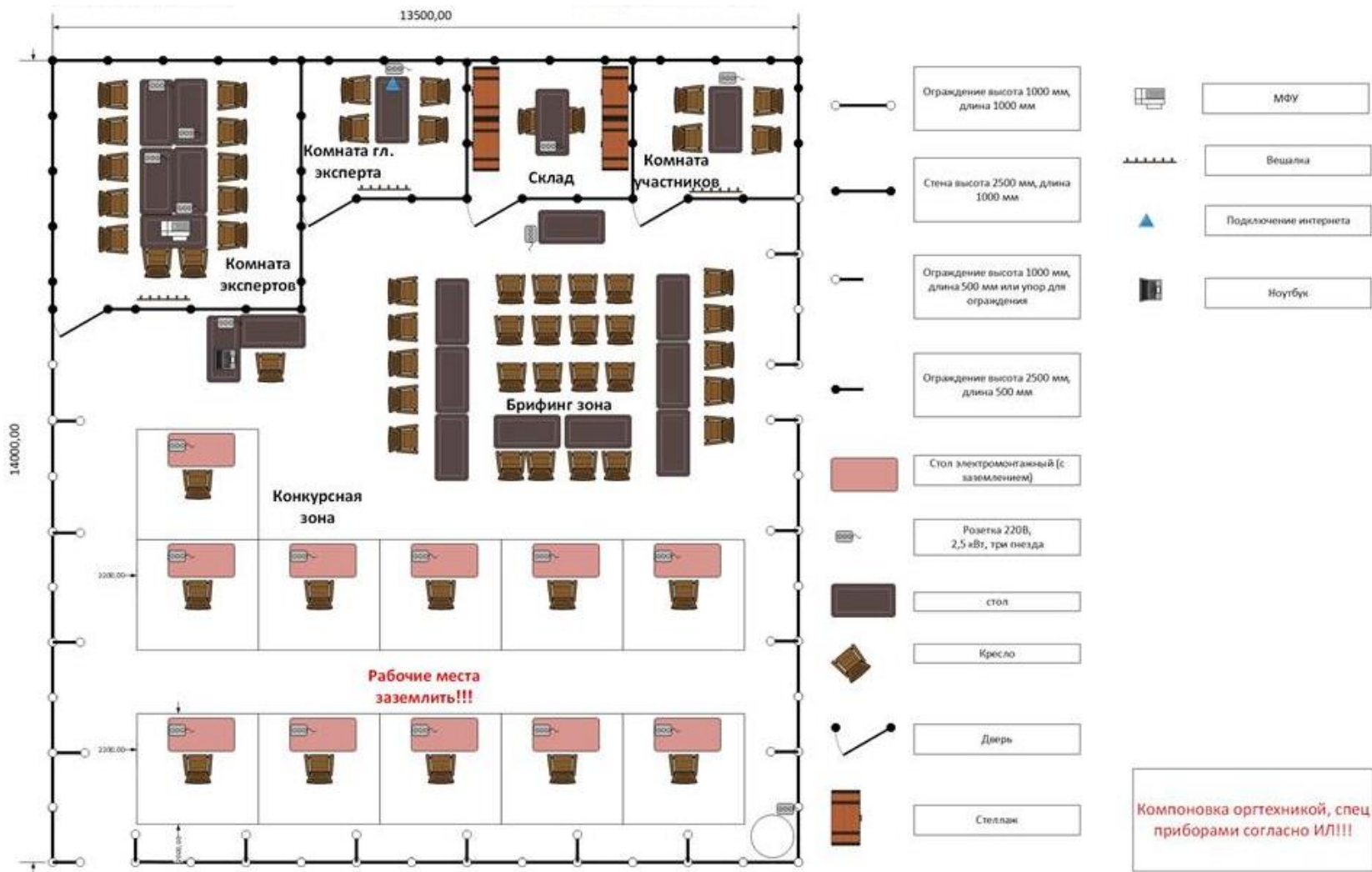
3.4 План застройки площадки для проведения демонстрационного экзамена по стандартам Ворлдскиллс Россия

Компетенция: Электроника

Номер компетенции: 16

Дата разработки: «20» ноября 2017 г.

План застройки площадки:



4. ЗАКЛЮЧИТЕЛЬНЫЕ ПОЛОЖЕНИЯ

Организация, принявшая решение о проведении демонстрационного экзамена (далее – организация), из комплектов оценочной документации, содержащихся в настоящих Оценочных материалах, выбирает один КОД, о чем уведомляет Союз не позднее, чем за три месяца до даты проведения.

Выбирая КОД в качестве материалов для организации подготовки к демонстрационному экзамену, организация соглашается с:

а) уровнем и сложностью задания для демонстрационного экзамена, включая максимально возможный балл;

б) требованиями к оборудованию, оснащению и расходным материалам для проведения демонстрационного экзамена;

в) перечнем знаний, умений и навыков, подлежащих оценке в рамках демонстрационного экзамена;

г) требованиями к составу экспертных групп для оценки выполнения заданий.

В соответствии с выбранным КОД образовательная организация, проводящая демонстрационный экзамен в рамках промежуточной или государственной итоговой аттестации, корректирует образовательные программы по соответствующим профессиям, специальностям и направлениям подготовки, разрабатывает регламентирующие документы и организует подготовку к демонстрационному экзамену. При этом, выбранный КОД утверждается образовательной организацией в качестве требований к проведению выпускной квалификационной работы в виде демонстрационного экзамена без внесения в него каких-либо изменений.

Не допускается внесение изменений в утвержденные КОД, исключение элементов или их дополнение, включая оценочную схему.

При выявлении на площадках проведения демонстрационного экзамена

любых случаев внесения изменений в утвержденные КОД, Союз оставляет за собой право аннулировать результаты демонстрационного экзамена с последующим лишением статуса центра проведения демонстрационного экзамена и применением мер взыскания в отношении членов экспертной группы в рамках своих полномочий.